

# Masterutbildning i system på chips

## Årskurs 1 (obligatoriska kurser)

Kurskod	Poäng	Nivå	LUt	Språk	Kursnamn	Fotnot	Länkar	11/12 lp1					11/12 lp2					11/12 lp3					11/12 lp4				
								F	O	L	H	S	F	O	L	H	S	F	O	L	H	S	F	O	L	H	S
<a href="#">ETIN25</a>	7,5	A	X	E	Analog IC-konstruktion		<a href="#">KS</a> <a href="#">KE</a> <a href="#">U</a> <a href="#">W</a> <a href="#">T</a>	20	14	12	0	150															
<a href="#">ETIN20</a>	7,5	A	X	E	Digital IC-konstruktion		<a href="#">KS</a> <a href="#">KE</a> <a href="#">U</a> <a href="#">W</a> <a href="#">T</a>	24	12	12	0	150															
<a href="#">EITF35</a>	7,5	G2	X	E	Digitala strukturer på kisel		<a href="#">KS</a> <a href="#">KE</a> <a href="#">U</a> <a href="#">W</a> <a href="#">T</a>	10	0	28	0	162															
<a href="#">ETI220</a>	6	A	X	E	Integrerade A/D och D/A omvandlare		<a href="#">KS</a> <a href="#">KE</a> <a href="#">U</a> <a href="#">W</a> <a href="#">T</a>						24	2	12	0	118										
<a href="#">ETIN01</a>	12	A	X	E	IC-projekt & verifiering		<a href="#">KS</a> <a href="#">KE</a> <a href="#">U</a> <a href="#">W</a> <a href="#">T</a>						10	0	20	32	80	0	0	0	32	80	0	0	0	40	40
<a href="#">ETI280</a>	6	G1	X	E	Immaterialrätt		<a href="#">KS</a> <a href="#">KE</a> <a href="#">U</a> <a href="#">W</a> <a href="#">T</a>											30	10	2	0	118					
<a href="#">EDAN15</a>	7,5	A	X	E2	Konstruktion av inbyggda system		<a href="#">KS</a> <a href="#">KE</a> <a href="#">U</a> <a href="#">W</a> <a href="#">T</a>																24	4	12	0	150

## Valfria kurser - MSOC

