



Kursplan för läsåret 2009/2010
(Genererad 2009-08-11.)

ANALOG IC-KONSTRUKTION

Analogue IC-design

ETI063

Antal högskolepoäng: 6. **Betygskala:** TH. **Nivå:** A (Avancerad nivå).

Undervisningsspråk: Kursen ges på engelska. **Obligatorisk för:** MSOC1. **Valfri för:** E4, E4dps, E4rn, F4, F4nfe, N4, N4nel. **Kursansvarig:** Piaternella Cijvat, Piaternella.Cijvat@eit.lth.se, Inst för elektro- och informationsteknik. **Förkunskapskrav:** ESS020 eller ESSF01 Analog elektronik. **Förutsatta förkunskaper:** ETI290 Avancerad Analog Design. **Prestationsbedömning:** Studenten ska vara godkänd på laborationerna samt vara godkänd på tentamen. **Hemsida:** <http://www.eit.lth.se/index.php?id=241&ciuid=184>.

Syfte

Analog IC-konstruktion bygger vidare på kunskaperna från Analog Elektronik (ESS020) samt Avancerad Analog Design (ETI290), där konstruktion av förstärkare med diskreta transistorer lärts ut. I Analog IC-konstruktion får man lära sig hur förstärkare kan konstrueras på integrerade kretsar. Kursen syftar till att skapa en grundlig förståelse för analog integrerad kretskonstruktion. Fokus ligger på CMOS-teknologi som är den vanligast förekommande tekniken för integrerade kretsar. Laborationsdelen av kursen har till syfte att skapa färdighet i användandet av CAD-programvara för IC-konstruktion, så att man efter genomgången kurs ska klara av att genomföra ett IC-projekt (ETI 210) med analog inriktning.

Mål

Kunskap och förståelse

För godkänd kurs skall studenten

- veta hur en CMOS krets är uppbyggd, hur man som konstruktör genom layouten kan styra kretsens utseende, och hur olika komponenter som transistorer, dioder, resistorer och kondensatorer kan realiseras.
- kunna beskriva MOS transistorens och andra komponenters beteende med enkla modeller för såväl stora som små signaler. Dessutom kunna redogöra för olika med dessa komponenter konstruerade byggblocks funktion och deras utmärkande egenskaper. Exempel på sådana byggblock är strömspeglar, förstärkarsteg, och operationsförstärkare.
- redogöra för hur CAD-verktyg används vid konstruktion av analoga IC-kretsar

Färdighet och förmåga

För godkänd kurs skall studenten

- Utan dator: Både kunna välja lämplig kretstopologi för en given specifikation och dimensionera de ingående komponenterna så att specifikationen uppfylls, och analysera en given koppling med avseende på funktion och prestanda. Dessutom kunna konstruera och analysera layout för komponenter och beräkna såväl dess önskade del som dess parasiter
- Med dator: Kunna simulera analoga IC-kretsar, konstruera layout, och verifiera layouten i CAD-program

Värderingsförmåga och förhållningssätt

För godkänd kurs skall studenten

- ha tillägnat sig tillräckligt med grundläggande begrepp och kunskaper att man kan beskriva idéer, problem och lösningar för sakkunniga personer inom området
- kunna bedöma om en konstruktion lämpar sig för integration på en CMOS-krets

Innehåll

Kursen börjar med en kort genomgång av hur tillverkning av en CMOS krets går till och hur konstruktören kan styra kretsens utseende med layouten. Detta följs sedan av en beskrivning av hur man realiserar olika komponenter och vilka egenskaper de får. Stor vikt fästs vid ekvationer och modeller som beskriver komponenternas beteende, särskilt MOS-transistorn. Komponenterna sätts därefter samman till olika typer av kretsar, främst behandlas olika typer av strömspeglar, förstärkarsteg och operationsförstärkare. Val av kretstopologi och dimensionering av komponenterna för att uppfylla en given specifikation är centrala moment, liksom analys av givna konstruktioner.

Moderna CAD-verktyg för konstruktion av analoga IC-kretsar är också ett centralt område, där laborationerna spelar en viktig roll. Laborationerna omfattar konstruktion och simulering på schema-nivå såväl som på layout-nivå. Efter genomgången kurs ska man klara av att genomföra ett IC-projekt (ETI210) med analog inriktning. Man kan även fortsätta med konstruktion av CMOS-kretsar för radiofrekvens i Integrerad Radioelektronik (ETI170).

Litteratur

Gray, Hurst, Lewis, Meyer: Analysis and Design of Analog Integrated Circuits, Fifth Edition. Wiley 2001.