



LUNDS UNIVERSITET  
Lunds Tekniska Högskola

Kursplan för läsåret 2001/2002

---

## IC-PROJEKT & VERIFIERING

ETI210

### IC-project & Verification

**Poäng:** 8.0 **Betygskala:** UG. **Valfri för:** D4, E4, F4. **Kursansvarig:** Universitetslektor Henrik Sjöland, Henrik.Sjoland@tde.lth.se. **Förkunskapskrav:** Analog IC-konstruktion (ETI063) eller Digital IC-konstruktion (ETI130).. **Prestationsbedömning:** För betygsgraden godkänt fordras förutom godkänt projektarbete en godkänd skriftlig rapport vilken presenteras oralt. **Webbsida:**

[http://www.es.lth.se/ugradcourses/socicproj/ic\\_project.htm](http://www.es.lth.se/ugradcourses/socicproj/ic_project.htm)

#### Mål:

Kursens mål är att ge insikt i praktiskt konstruktionsarbete på kisel med betoning på systemöverblick. Projektet kan vara inom områdena digital, analog eller mixed mode konstruktion och ske både på transistor- och blocknivå.

#### Innehåll:

IC-konstruktion är ett område som har haft och fortfarande har en oerhörd expansionskraft med ett stort behov av kompetenta ingenjörer. Detta är en projektkurs i vilken deltagarna i små grupper får använda de kunskaper som erhållits i tidigare kurser för att konstruera en integrerad krets. Dagens ingenjör som konstruerar en del av ett system måste även förstå hur den fungerar i systemet som helhet. Speciell vikt kommer därför att läggas vid att skapa en förståelse för ett helt system. Kursen ger den internationellt sett unika möjligheten att gå hela vägen till en färdig layout som skickas iväg till tillverkning vid projektets slut. Tillverkningen startar i april och pågår över sommaren. I kursen ingår ett obligatoriskt verifieringsmoment när kretsarna kommit tillbaka. Verifieringen som beräknas ta cirka en vecka bör kunna göras någon gång under hösten även om det då kolliderar med examensarbetet.