



DATORARKITEKTURER

EDT620

Computer Architectures

Poäng: 5.0 **Betygskala:** TH. **Obligatorisk för:** IDH2. **Kursansvarig:** Stefan Nyman, e-post: stefan.nyman@hbg.lth.se. **Rekommenderade förkunskaper:** EDT603 Datorteknik.. **Prestationsbedömning:** Skriftlig tentamen som omfattar beskrivande uppgifter och problemlösning. För godkänt betyg krävs även godkända laborationer. **Övrigt:** Rekommenderade förkunskaper planeras bli förkunskapskrav läsåret 02/03.

Mål:

Kursens mål är att utgående från grundläggande datortekniska förkunskaper belysa konstruktionsprinciper för olika datorsystem och att deltagarna efter genomgången kurs ska ha:

- kunskap om konstruktionsprinciperna i moderna datorsystem.
- förståelse för sambanden mellan: konstruktion av instruktionsuppsättningen; arkitekturen/organisationen samt kompilatorns arbete.
- kunna utvärdera olika konstruktionsalternativ med bivillkor mot varandra med hjälp av kvantitativa utvärderingsmetoder.

Innehåll:

I grundläggande datorteknikkurser presenteras konstruktionsprinciper för såväl processorer som minnessystem med tonvikt på frågan "Hur konstrueras moderna datorsystem" snarare än "Varför konstrueras de som de gör". Denna kurs belyser huvudsakligen alternativa konstruktionsprinciper för att skapa en grundläggande förståelse för uppbyggnaden och prestanda för moderna datorarkitekturer.

Ett datorsystems prestanda beror av flera samverkande faktorer som t ex: de program som exekveras, instruktionsmodell (arkitektur) samt dess implementering. Kursen behandlar bl a minneshantering, PCI-bussar, USB, I/O, parallella processorer. Pipelining och cacheminnesteknik är två fundamentala principer för att uppnå hög prestanda som studeras. Även annan teknik som ligger till grund för moderna mikroprocessorer och datorsystem kommer att studeras.

Litteratur:

Fastställes senast en månad före kursstart.